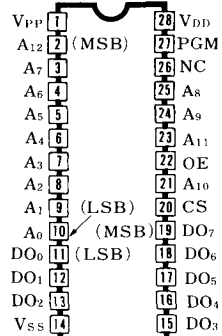


2764

型名	社名	温度範囲 (°C)	スイッチング特性					電 源		入 力			出力/測定電流			備 考 [*typ]
			TAAC max (ns)	TCAC max (ns)	T0H max (ns)	T0E max (ns)	T0D max (ns)	VDD (V)	I DD/STANDBY (mA)	VIL max (V)	VIH min (V)	C1 max (pF)	VOL/I VOL max (V/mA)	VOH/I VOH min (V/mA)	Co max (pF)	
2764	INTEL	0~70	250	250	0		60	4.75~5.25	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
2764-2	INTEL	0~70	200	200	0		60	4.75~5.25	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
2764-3	INTEL	0~70	300	300	0		105	4.75~5.25	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
2764-4	INTEL	0~70	450	450	0		130	4.75~5.25	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
2764-16	SEEQ	0~70	160	160	0		60	4.5~5.5	100/30	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
2764-20	SEEQ	0~70	200	200	0		60	4.5~5.5	100/30	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
2764-25	INTEL	0~70	250		0		85	4.5~5.5	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
2764-25	SEEQ	0~70	250	250	0		60	4.5~5.5	100/30	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
2764-30	SEEQ	0~70	300	300	0		105	4.5~5.5	100/30	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
2764-30	INTEL	0~70	300		0		105	4.5~5.5	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
2764-45	INTEL	0~70	450		0		130	4.5~5.5	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
2764-45	SEEQ	0~70	450	450	0		130	4.5~5.5	100/30	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
Am2764-20DC	AMD	0~70	200	200	0		60	4.5~5.5	100/20	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
Am2764-25DC	AMD	0~70	250	250	0		85	4.5~5.5	100/20	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
Am2764-2DC	AMD	0~70	200	200	0		60	4.75~5.25	100/20	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
Am2764-30DC	AMD	0~70	300	300	0		105	4.5~5.5	100/20	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
Am2764-3DC	AMD	0~70	300	300	0		105	4.75~5.25	100/20	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
Am2764-45DC	AMD	0~70	450	450	0		130	4.5~5.5	100/20	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
Am2764-4DC	AMD	0~70	450	450	0		130	4.75~5.25	100/20	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
Am2764DC	AMD	0~70	250	250	0		85	4.75~5.25	100/20	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
Am2764PC	AMD	0~70	250	250	0		85	4.75~5.25	100/20	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
C2764A	INTEL	0~70	250	250	0		60	4.75~5.25	75/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
C2764A-1	INTEL	0~70	180	180	0		55	4.75~5.25	75/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
C2764A-2	INTEL	0~70	200	200	0		55	4.75~5.25	75/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
C2764A-20	INTEL	0~70	200	200	0		55	4.75~5.25	75/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
C2764A-25	INTEL	0~70	250	250	0		60	4.75~5.25	75/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
C2764A-3	INTEL	0~70	300	300	0		105	4.75~5.25	75/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
C2764A-30	INTEL	0~70	300	300	0		105	4.75~5.25	75/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
C2764A-4	INTEL	0~70	450	450	0		130	4.75~5.25	75/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
C2764A-45	INTEL	0~70	450	450	0		130	4.75~5.25	75/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
D2764-25	INTEL	0~70	250	250	0		60	4.5~5.5	75/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
D2764-30	INTEL	0~70	300	300	0		105	4.5~5.5	75/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
D2764A	INTEL	0~70	250	250	0		60	4.75~5.25	75/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
D2764A-2	INTEL	0~70	200	200	0		55	4.75~5.25	75/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
D2764A-3	INTEL	0~70	300	300	0		105	4.75~5.25	75/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
F2764	ESC	0~70	200		0			5								
HN482764	HITACHI	0~70	250	100	0		80	4.75~5.25	150/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12 Ce	
HN482764-3	HITACHI	0~70	300	150	0		130	4.75~5.25	150/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12 Ce	
HN482764-4	HITACHI	0~70	450	150	0		130	4.75~5.25	150/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12 Ce	
HN482764G	HITACHI	0~70	250	100	0		90	4.75~5.25	150/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12 Ce	
HN482764G-2	HITACHI	0~70	200	200	0		70	4.75~5.25	150/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12 Ce	
HN482764G-3	HITACHI	0~70	300	150	0		130	4.75~5.25	150/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12 Ce	

64K nMOS UV-EPROM (8,192×8) 28PIN

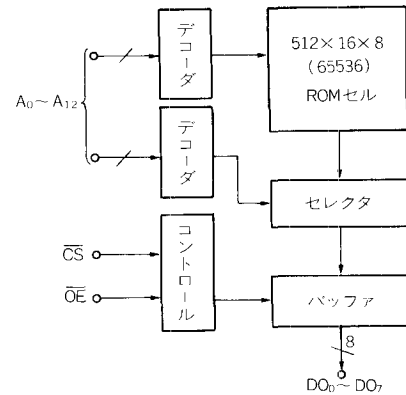
◆ピン接続



◆特徴

- ◎ 入出力はすべて TTL コンパチブル
- ◎ データ出力, DO は 3 ステート
- ◎ i2732 ピンコンパチブル
- ◎ 単一 5 V 電源
- ◎ 1 ワード書き込み可能
- ◎ スタンバイモードあり
- ◎ コントロールは \overline{OE} , \overline{CS} の 2 本

◆ブロック図

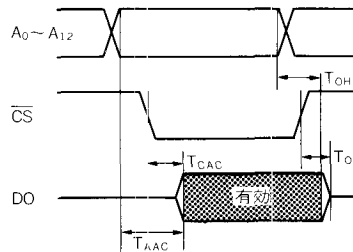


◆電源

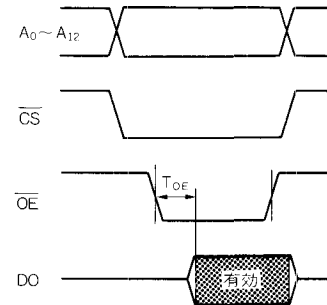
V_{DD} : +5V Pin 28
 V_{PP} : V_{DD} Pin 1
 V_{SS} (GND) Pin 14

◆波形

◎ READ ($\overline{OE}=L$)



◎ READ ($\overline{CS}=L$)



◆動作表

入力		DO	動作
\overline{CS}	\overline{OE}		
H	X	High-Z	Stand by
L	H	High-Z	Operating
L	L	DO	Operating

PGM = V_{IH}