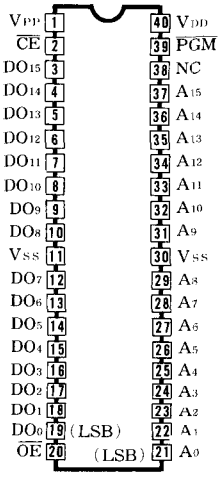
27C1024

型名	社名	温度範囲 (℃)	スイッチング特性 TAAC max (ns)	TCAC max (ns)	TOH max (ns)	TOE max (ns)	TOD max (ns)	電源 VDD (V)	電源 IDD/STANDBY (mA)	入力 VIL max (V)	入力 VIH min (V)	入力 Ci max (pF)	出力/測定電流 VOL/IVOL max (V/mA)	出力/測定電流 VOH/IVOH min (V/mA)	出力/測定電流 Co max (pF)	備考 [*typ]
27C210-130V10	INTEL	0～70	130	130	0	60	30	4.5～5.5	50/1.0	0.8	2.0	4*	0.4/2.1	3.7/0.4	8*	
27C210-15	PHILIPS	0～70	150	150	0	75	55	4.5～5.5	50/1	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
27C210-150V10	INTEL	0～70	150	150	0	60	50	4.5～5.5	50/1.0	0.8	2.0	4*	0.4/2.1	3.7/0.4	8*	
27C210-20	PHILIPS	0～70	200	200	0	85	60	4.5～5.5	50/1	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
27C210-200V10	INTEL	0～70	200	200	0	70	70	4.5～5.5	50/1.0	0.8	2.0	4*	0.4/2.1	3.7/0.4	8*	
27210-150V05	INTEL	0～70	150	150	0	65	50	4.75～5.25	175/40	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*	
27210-170V05	INTEL	0～70	170	170	0	70	55	4.75～5.25	175/40	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*	
27210-170V10	INTEL	0～70	170	170	0	70	55	4.75～5.25	175/40	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*	
27210-200V05	INTEL	0～70	200	200	0	75	60	4.75～5.25	175/40	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*	
27210-200V10	INTEL	0～70	200	200	0	75	60	4.5～5.5	175/40	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*	
27210-250V05	INTEL	0～70	250	250	0	100	60	4.5～5.5	175/40	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*	
27210-250V10	INTEL	0～70	250	250	0	100	60	4.5～5.5	175/40	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*	
AT27C1024-15	ATMEL	0～70	150	150	0	65	50	4.5～5.5	50/0.1	0.8	2.0	4*	0.45/2.1	2.4/4.0	8*	
AT27C1024-17	ATMEL	0～70	170	170	0	70	55	4.5～5.5	50/0.1	0.8	2.0	4*	0.45/2.1	2.4/4.0	8*	
AT27C1024-20	ATMEL	0～70	200	200	0	75	55	4.5～5.5	50/0.1	0.8	2.0	4*	0.45/2.1	2.4/4.0	8*	
AT27C1024-25	ATMEL	0～70	250	250	0	100	60	4.5～5.5	50/0.1	0.8	2.0	4*	0.45/2.1	2.4/4.0	8*	
AT27C1024/L-15	ATMEL	0～70	150	150	0	65	50	4.5～5.5	30/0.1	0.8	2.0	4*	0.45/2.1	2.4/4.0	8*	
AT27C1024/L-17	ATMEL	0～70	170	170	0	70	55	4.5～5.5	30/0.1	0.8	2.0	4*	0.45/2.1	2.4/4.0	8*	
AT27C1024/L-20	ATMEL	0～70	200	200	0	75	55	4.5～5.5	30/0.1	0.8	2.0	4*	0.45/2.1	2.4/4.0	8*	
AT27C1024/L-25	ATMEL	0～70	250	250	0	100	60	4.5～5.5	30/0.1	0.8	2.0	4*	0.45/2.1	2.4/4.0	8*	
AT27HC1024-12	ATMEL	0～70	120	120	0	35	25	4.5～5.5	80/17	0.8	2.0	4*	0.45/16	2.4/4.0	8*	
AT27HC1024-55	ATMEL	0～70	55	55	0	20	10	4.75～5.25	80/17	0.8	2.0	4*	0.45/16	2.4/4.0	8*	
AT27HC1024-70	ATMEL	0～70	70	70	0	25	15	4.75～5.25	80/17	0.8	2.0	4*	0.45/16	2.4/4.0	8*	
AT27HC1024-90	ATMEL	0～70	90	90	0	30	20	4.5～5.5	80/17	0.8	2.0	4*	0.45/16	2.4/4.0	8*	
Am27C1024-120	AMD	0～70	120	120	0	65	50	4.5～5.5	60/1.5	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*	
Am27C1024-125	AMD	0～70	120	120	0	65	50	4.75～5.25	60/1.5	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*	
Am27C1024-150	AMD	0～70	150	150	0	65	50	4.5～5.5	60/1.5	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*	
Am27C1024-155	AMD	0～70	150	150	0	65	50	4.75～5.25	60/1.5	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*	
Am27C1024-170	AMD	0～70	170	170	0	65	50	4.5～5.5	60/1.5	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*	
Am27C1024-175	AMD	0～70	170	170	0	65	50	4.5～5.5	60/1.5	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*	
Am27C1024-200	AMD	0～70	200	200		75	60	4.5～5.5	50/1	0.8	2.0	25	0.45/2.1	2.4/0.4	25	
Am27C1024-250	AMD	0～70	250	250		100	60	4.5～5.5	50/1	0.8	2.0	25	0.45/2.1	2.4/0.4	25	
Am27C1024-255	AMD	0～70	250	250	0	100	60	4.75～5.25	60/1.5	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*	
Am27C1024-300	AMD	0～70	300	300		120	60	4.5～5.5	50/1	0.8	2.0	25	0.45/2.1	2.4/0.4	25	
Am27C1024-305	AMD	0～70	300	300	0	120	60	4.75～5.25	60/1.5	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*	
CAT27C210	CATALYST	0～70	150	150		60	50	4.5～5.5	45/-	0.8	2.4	6	0.4/2.1	2.4/0.4	10	
HN27C1024HG-10	HITACHI	0～70	100	100		50	50	4.5～5.5	110/25	0.8		12	0.45/2.1	2.4/0.4	15	
HN27C1024HG-85	HITACHI	0～70	85	85		45	30	4.5～5.5	110/25	0.8		12	0.45/2.1	2.4/0.4	15	
HN27C1024HG/CC-12	HITACHI	0～70	120	120	0	50	50	4.75～5.25	110/25	0.8	2.2	12	0.45/2.1	2.4/0.4	15	
HN27C1024HG/CC-15	HITACHI	0～70	150	150	0	50	50	4.75～5.25	110/25	0.8	2.2	12	0.45/2.1	2.4/0.4	15	
M5M27C102FP	MITSUBISHI	-10～80	200	200	0	75	60	4.75～5.25	50/1	0.8	2.0	15	0.45/2.1	2.4/0.4	15	
M5M27C102J	MITSUBISHI	-10～80	200	200	0	75	60	4.75～5.25	50/1	0.8	2.0	15	0.45/2.1	2.4/0.4	15	

1M CMOS UV-EPROM (65,536×16) 40PIN

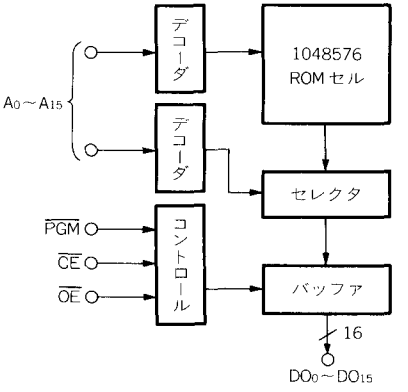
◆ピン接続



◆特徴

- 入出力はすべてTTLコンパチブル.
- データ出力DOは3ステート.
- 16ビット・データライン（16 bit CPUに最適）.
- チップ出力は1本で出力イネーブルあり.

◆ブロック図



◆電源

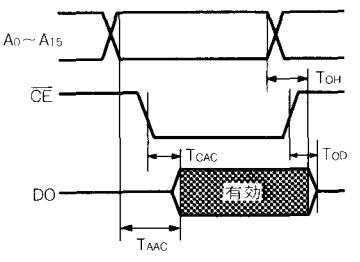
VDD：+5V　Pin40
VSS（GND）：Pin11, 30
PGM：　Pin39
VPP：　Pin 1

◆動作表

入力			DO	動作
CE	OE	PGM		
L	L	H	DO	Read
L	H	H	High-Z	Outputs Disable
H	X	X	High-Z	Stand-by

◆波形

◎ *READ*（OE=L）



◎ *READ*（CS=L）